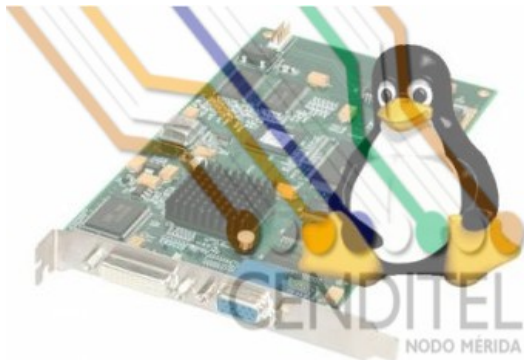


Asistentes:

Alberto Medrano
Antonio Araujo
Carlos Soto
Dhionel Diaz
Hector Colina
Gilberto Moreno

Plataforma de Desarrollo de Hardware Libre-Cenditel



Licencia de Uso

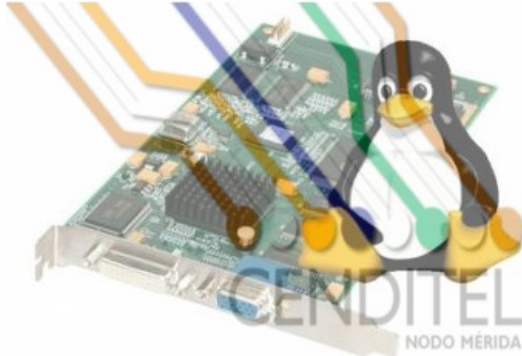
Copyright (c) 2008 Agustin Marcos, Carlos Soto, José Contreras, Ricardo Vilorio, (<http://www.cenditel.gob.ve/wikicenditel/doku.php?id=phi>) del Equipo de Desarrollo de la Fundación CENDITEL.

La Fundación CENDITEL concede permiso para copiar, distribuir y/o modificar este documento bajo los términos establecidos en la licencia de documentación GFDL, Versión 1.2 de la Free Software Foundation; sin secciones invariantes ni textos de cubierta delantera ni textos de cubierta trasera.

Una copia de la licencia en inglés y en español puede obtenerse en los siguientes sitios en Internet:

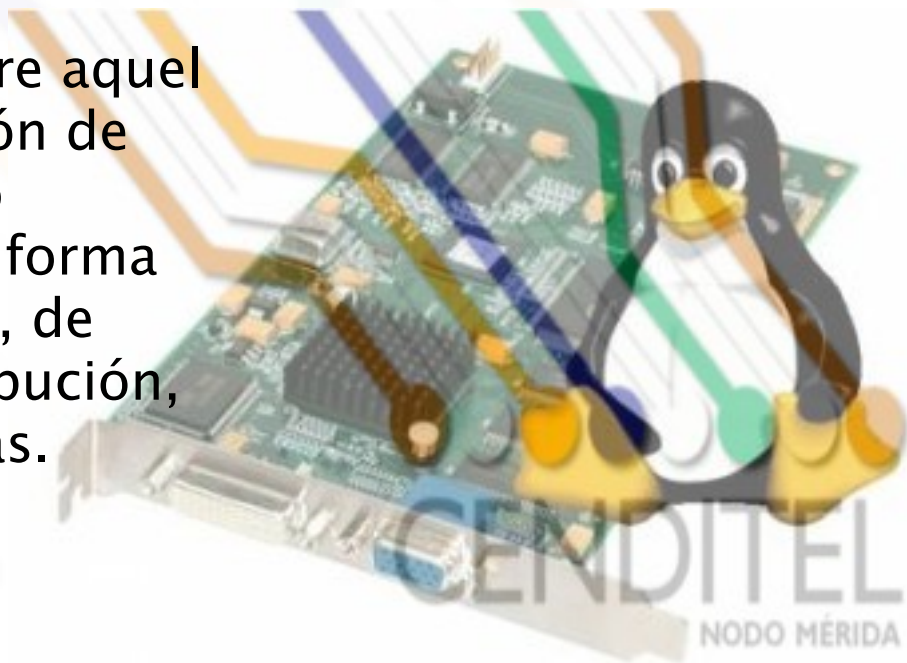
En inglés: <http://www.fsf.org/licensing/licenses/fdl.html>

En español: <http://gugs.sindominio.net/licencias/gfdl-1.2-es.html>



Hardware Libre

Se entiende por hardware libre aquel cuyo código fuente, especificación de procesos de fabricación y diseño conceptual están disponibles de forma tal que ofrezcan: libertad de uso, de estudio y modificación, de distribución, y de redistribución de las mejoras.



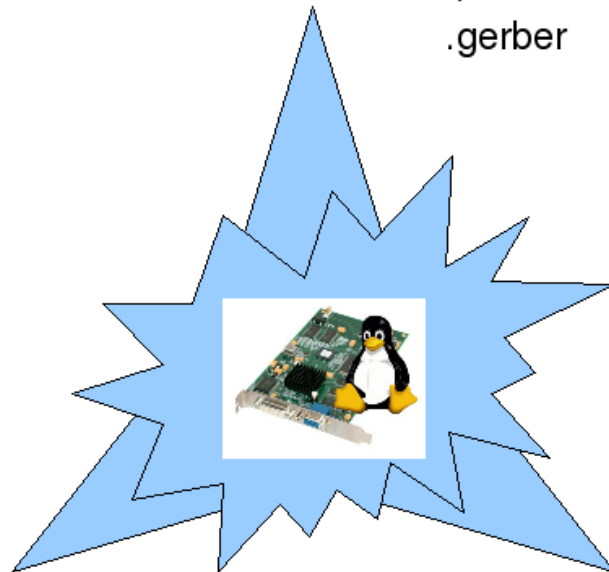
Niveles de Libertad

Diseño: Herramientas(ficheros)

.sch

.pcb

.gerber



Fabricación:

Ensamblaje

Modificado Pistas

Conceptual:

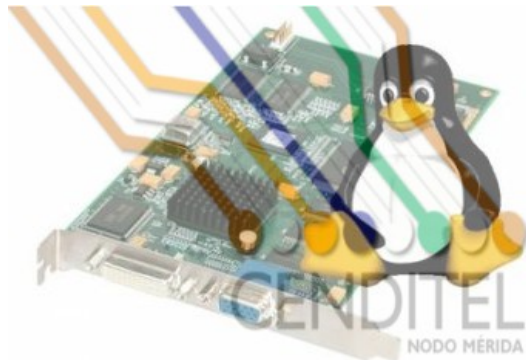
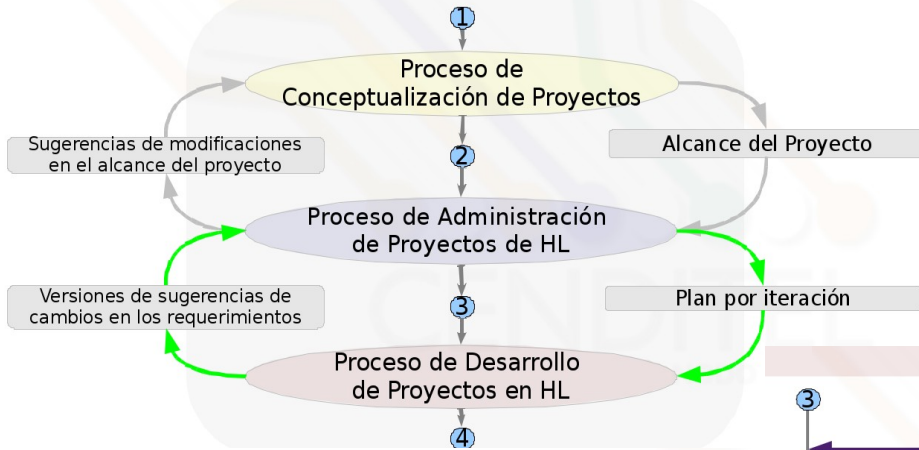
Componentes

Teoría

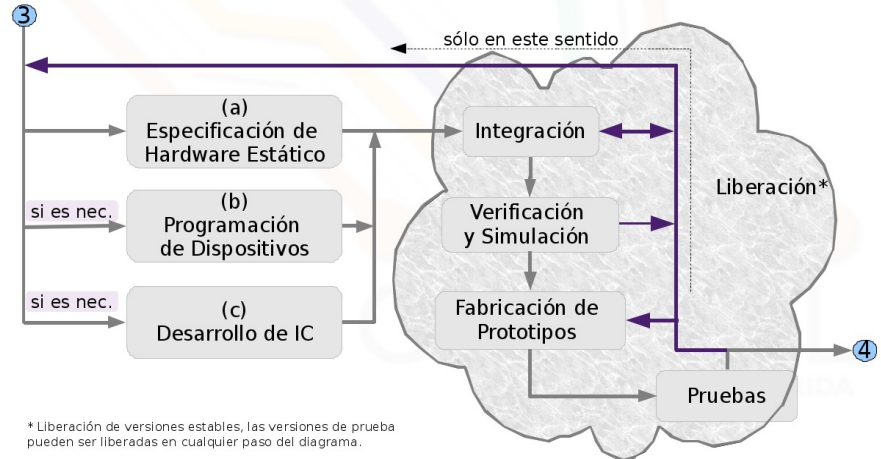
IDA

Metodología de Desarrollo de Hardware Libre

Procesos de Desarrollo de Hardware Libre



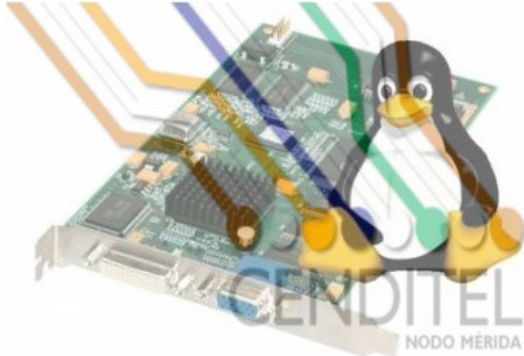
Proceso de Desarrollo de Proyectos en HL: General



* Liberación de versiones estables, las versiones de prueba pueden ser liberadas en cualquier paso del diagrama.

Laboratorio Hardware Libre - Cenditel

- Ayudar a Construir Comunidad de Hardware Libre
- Fabricación Prototipos Funcionales
- Desarrollo de Herramientas Libres



CONTACTOS

WED

<http://www.cenditel.gob.ve/>

<http://wiki.cenditel.gob.ve/wiki/hlpd>

e-mail

hlexterna@cenditel.gob.ve

